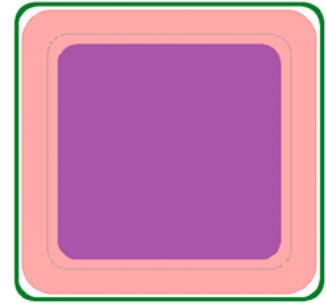


概述

- LM624ESDP5-0.35 是利用先进的硅电路工艺生产的单向普通电容静电放电保护器件。
 - 低钳位电压;
 - 快速的响应速度;
 - 低漏电流 (<100nA);
- IEC6100-4-2(ESD); +/-30KV(空气放电); +/-30KV(接触放电)



芯片信息

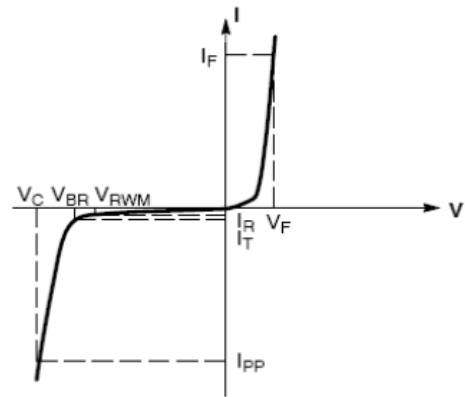
项目	描述
流片代码	KID059
圆片尺寸	6Inch
有效管芯数	125000dies wafer
芯片尺寸	350umx350um
压点尺寸	293um*293um
芯片厚度	150±10um
正面金属	Al:3um 或 Ag: 3um
背面金属	Ti/Ni/Ag 或 Ti/Ni/Sn/Ag
钝化层厚度	SIO ₂ /SIN:0.35/0.125um
划片道宽度	50um

极限参数 (T_{amp}=25°C)

参 数	符 号	额定值	单 位
芯片最高工作温度范围	T _{opr}	-55 ~ +150	°C
芯片最高存储温度范围	T _{stg}	-55 ~ +150	°C

电性参数 (T_{amp}=25°C)

Symbol	Parameter
I _{PP}	Maximum Reverse Peak Pulse Current
V _C	Clamping Voltage @ I _{PP}
V _{RWM}	Working Peak Reverse Voltage
I _R	Maximum Reverse Leakage Current @ V _{RWM}
V _{BR}	Breakdown Voltage @ I _T
I _T	Test Current
P _{pk}	Peak Power Dissipation
C	Capacitance @ V _R = 0 and f = 1.0 MHz



Item	Symbol	Test Conditions	Criterion			Unit
			Min	Typ	Max	
正向压降	V _F	I _F =10mA			1.1	V
最大峰值功率	P _{PK}	I _{pp} =5.0A, t _p =8/20us			250	W
维持电压	V _{RWM}				24	V
击穿电压	V _{BR}	I _t =1mA	26.5	28.3	30	V
漏电流	I _R	V _{RWM} =24V			0.1	uA
钳位电压	V _C	I _{pp} =1A, t _p =8/20us			38	V
钳位电压	V _C	I _{pp} =5.0A, t _p =8/20us			51	V
电容	C _j	V _R =0V, f=1Mz		27.3	32	pF

注意事项:

- 芯片存储条件 (推荐): 氮气保护, 温度 25±5°C, 湿度 ≤45%;
- 封装时, 请将距离圆片边沿 4mm 及以内位置的管芯剔除;

NOTICE

Leiditech reserves the right to make modifications, enhancements, improvements, corrections or other changes without further notice to any product herein. Leiditech does not assume any liability arising out of the application or use of any product described herein.